



Contribution ID: 16

Type: not specified

Digitale Filter: Entwurf, Implementierung und Test mit FPGAs

Wednesday 5 April 2017 08:39 (24 minutes)

**Der Titel muss eingetragen sein.
 Für Aussteller:
ein oder ein paar Stichpunkte
 zum Sortiment.

Wer will, kann einen Abstrakt bereitstellen.
Er wird dann mit dem Programm
 allen Teilnehmern bereitgestellt.**

Eine digitalisierte Datenerfassung erfordert häufig auch eine anwendungsspezifische Datenverarbeitung. Grundlegende Funktionen der digitalen Signalverarbeitung basieren auf digitalen Filtern. FPGAs sind für solche Aufgaben hervorragend geeignet. Vor diesem Hintergrund wird beispielhaft der Entwurf einer Filterfunktion für zeitdiskrete Signale erklärt und mit Beispielen illustriert. Anschließend werden die Ergebnisse der Realisierung vorgestellt.

**Bitte eintragen, ob ich den Vortrag
”WIE GEHALTEN”,
 ”GAR NICHT”
 in die Proceedings aufnehmen darf,
oder ob eine Version
”NACHGEREICHT” wird.
 Ich ”ENTSCHEIDE SPAETER”**

NACHGEREICHT

Primary author: FÖDISCH, Philipp (HZDR)

Presenter: FÖDISCH, Philipp (HZDR)

Session Classification: FPGA zur Messdatenaufbereitung

Track Classification: Vortrag