



Contribution ID: 32

Type: not specified

Der HitDetection-ASIC: Ein selbsttriggernder analoger Transientenrekorder

Monday 3 April 2017 14:34 (24 minutes)

**Der Titel muss eingetragen sein.
 Für Aussteller:
ein oder ein paar Stichpunkte
 zum Sortiment.

Wer will, kann einen Abstrakt bere- itstellen.
Er wird dann mit dem Programm
 allen Teilnehmern bere- itgestellt.**

Derzeit entwickelt die Arbeitsgruppe einen selbsttriggernden analogen Transientenrekorder mit integrierter Digitalisierung und DAQ-Schnittstelle. Die zweite Iteration dieses Chips befindet sich gerade im Labortest. Nach einer Übersicht über den Chip wird das Prinzip der analogen Transientenspeicherung erklärt. Anschließend werden erste Messergebnisse präsentiert. Für die nächste Iteration ist ein universelles, konfigurierbares, ladungsempfindliches Front-End mit hoher Dynamik in Planung, das zum Abschluss des Vortrages vorgestellt werden soll.

Primary author: Mr FLEMMING, Holger (GSI)

Presenter: Mr FLEMMING, Holger (GSI)

Session Classification: ASIC

Track Classification: Vortrag