

Dynamische Re - Konfiguration eines FPGAs mittels internem Kontroller

Monday 21 March 2011 14:30 (30 minutes)

Primary author: Mr DICK, Markus (Forschungszentrum Jülich)

Co-authors: Mr SCHARDT, Georg (Forschungszentrum Jülich); Dr RONGEN, Heinz (Forschungszentrum Jülich)

Presenter: Mr DICK, Markus (Forschungszentrum Jülich)

Session Classification: Vortrag I : Im Raum B1