

SEI-Tagung-2025
Studiengruppe Elektronische
Instrumentierung
an den Helmholtz-Zentren



SEI

Zeitablauf

HZDR

Zeitablauf

Inhaltliche Organisation: Peter Göttlicher vom DESY,Hamburg



Lokale Organisation: Peter Kaefer, Mandy Dathe vom HZDR,
Zentralabteilung Forschungstechnik



12:00	Kaffee/Tee - Mo 1	
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	12:00 - 13:00
13:00	Eroeffnung	Peter Goettlicher et al.
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	13:00 - 13:10
	Development of a Flow Characterization Sensor for Two-Dimensional Fluid Flows	Gerald Wedel et al.
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	13:10 - 13:50
14:00	High countrate and resolution large area neutron detector	Joerg Burmester
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	14:00 - 14:20
	HZDR -- Helmholtz-Zentrum	Dr Diana Stiller
15:00	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	14:30 - 15:15
	Kaffee/Tee Mo-2	
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	15:15 - 15:45
16:00	Redundantes und fernsteuerbares Stromversorgungskonzept für Geräte und Systeme	Bartlomiej Szczepanski
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	15:45 - 16:05
	Entwicklung rauscharmer Messelektronik zur hochempfindlichen Signalerfassung	Taro Breuer
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	16:10 - 16:30
	Symmetrische Motoranschlussleitungen	Wolfram Sorge
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	16:35 - 16:55
17:00	FAVIPS – Frequency and Amplitude Variable Iltis Power Supply	Timo Kirschke
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	17:00 - 17:20
	Low-Cost, High-Precision Temperature Monitoring Electronics for Harsh Environments	Denis Froehlich
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	17:25 - 17:45
	Organisatorisches	Peter Goettlicher et al.
	HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202	17:50 - 18:00
18:00		
19:00	Abendessen -- Montag	
20:00		
21:00		18:30 - 21:00

09:00	Fault-tolerant modular sensor electronics to perform long-term measurements with small satellite remote sensing instr... <i>Mr Tom Neubert</i>	
	Serenity-S1 ATCA Processing Card <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	<i>Torben Mehner</i> 09:30 - 09:50
	Factory Acceptance Test for the Serenity-S1 <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	<i>Hendrik Krause</i> 10:00 - 10:20
	Implementierung eines skalierbaren Radar-Systems mit verteilter Datenerfassung auf Basis Xilinx RFSoc ZU25DR <i>Mathias Bachner</i>	

11:00	Kaffee/Tee: Mi-1 <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	11:00 - 11:30
-------	--	---------------

12:00	KiCad ist erwachsen und produktionsstauglich <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	<i>Carsten Presser</i> 11:30 - 11:50
	Elektronik-Fertigung <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	<i>Julia Mueller</i> 12:00 - 12:20
	Abschluss <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	<i>Peter Goettlicher</i> 12:30 - 12:40

13:00	Mittagessen Mi <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i>	13:00 - 14:00
-------	--	---------------

14:00	Arbeitstreffen: PCB-Design <i>HZDR -- Gebaeude 114, Konferenzebene, Raum 201+202</i> 14:00 - 17:00	
		15:00
		Kaffee/Tee Mi-2

17:00