

SEI-Tagung am HZG - Frühjahr 2014 Geesthacht

Studiengruppe elektronische Instrumentierung der Helmholtz-Zentren

Monday 10 March 2014

Vorträge 2: FPGA und hohe Datenraten - Hörsaal, Gebäude 27 (15:40 - 18:30)

time	[id] title	presenter
15:40	[29] Mythen des PCB-Designs digitaler High Speed Signale	GANSS, Rudi
16:08	[18] FPGA bases readout and control for PANDA components	DROCHNER, Matthias
16:36	[8] MTCA.4 fuer das optische Synchronisations System am XFEL und FLASH Beschleuniger	Mr FELBER, Matthias
17:04	[17] Heterogeneous Systems in Computing Intensive Applications: FPGA -- GPU complexes	Dr SUSLOV, Sergey
17:32	[32] A Real-time Histogramming Unit for Luminosity Measurement of each Bunch Crossing at CMS	Mr PENNO, Marek
18:00	[39] SeRiVAS - A testing tool for VMEbus modules	Mr RICHTER, Sebastian